

LP-2900



Caractéristique

- Ce kit comprend un Environnement de Développement pour l'apprentissage et la réalisation des tous derniers circuits logiques CPLD/FPGA.
- Permet d'utiliser soit des circuits sous forme graphique, soit la syntaxe du VHDL/AHDL (Hardware Description Language) pour développer des composants
- CPLD/FPGA permet de mettre des pins, afin d'éviter de souder les connexions pour des tests d'application; ce qui est un gain de temps considérable
- Tous les pins d'I/O du CPLD/FPGA ont un moniteur de statut logique qui facilite la compréhension rapide de l'état chaque pin.
- Indique clairement la position de chaque pin, facile à voir et mesurer.
- Après avoir programmé une EPROM avec le CPLD/FPGA, le kit expérimental peut fonctionner de manière autonome
- Capable de construire le 8051 et CPLD/FPGA match circuit test.
Application sous WIN95/98/NT, document complète facile à comprendre.

Spécification

Composants supportés: ALTERA FLEX10K (TQFP 144pin).

Unité de génération de signaux

1. Générateur de fréquence programmable
2. Fréquence standard: 1/10/100/1K/10K/100K/1M/10MHz

Switch d'entrée logique

1. 8 entrées logiques 'original press point' éclairés.
2. 8 entrées logiques switch Dip
3. 4 boutons poussoirs de génération d'impulsion (2 pulses positives, 2 pulses négatives)
4. 3 x 4 keyboard.

Unité de sortie

Moniteur de statut logique avec un total de 102 sets LED d'indication de statut logique.

Tableau d'affichage 8 X 8, deux couleurs

1. Moniteur LCD 16 x 2
2. 6 digits, moniteur 7 nodes
3. Sortie LED 3 x 4.
4. 1 sortie buzzer

Unité linéaire

1. 2 convertisseurs 8bit D/A
2. 1 convertisseur 8bit A/D

Unité MPU

8051 and CPLD/FPGA match circuit test

Contenu du test

Logique combinatoire, simulation et test

1. Logique de base
2. Déducteur
3. Décodeur
4. Logique combinée
5. Comparateur
6. Multiplexeur
7. Additionneur
8. Compilateur
9. Démultiplexeur

Logique séquentielle, simulation et test

1. Bascule
2. Registre à décalage
3. Registre de compteur
4. Compteur synchronisé
5. Compteur non-synchronisé

Circuit analogique, simulation et test

1. Convertisseur A/D
2. Convertisseur D/A

Test d'application thématique

- Tableau de test contrôle avec LED 8 x 8
- Digital clock
- Compteur
- Alarme électronique
- Contrôle de feu de circulation
- electronic dice
- Keyboard scan
- Test de contrôle d' affichage LCD
- Test de convertisseur A/D, D/A
- Facile CPU design
- VHDL/AHDL voice design
- Matching 8051 test thématique

Domaine des programmes d'application

1. Logique fondamentale
2. Réalisation de circuit numérique
3. Réalisation de système de circuit numérique
4. Principe des Micro-processeurs
5. VLSI
6. OPLD/FPGA
7. 8051 single chip
8. Préparation thématique

Spécification électrique

AC90-260V, 50/60Hz AC
Interface imprimante